

## **MACIAS BURGOS JORGE LUIS**

Correo electrónico: [jmacias@est.ups.edu.ec](mailto:jmacias@est.ups.edu.ec)

Título(s) obtenido(s):

### **INGENIERO ELECTRÓNICO**

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2015

Sede: GUAYAQUIL

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE DOS MALETAS DIDÁCTICAS PARA EL FORTALECIMIENTO DE PRÁCTICAS DE COMUNICACIÓN INDUSTRIAL UTILIZANDO EL PROTOCOLO MODBUS, EN EL LABORATORIO DE FABRICACIÓN FLEXIBLE. URL:

<https://dspace.ups.edu.ec/handle/123456789/10395>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)