

VALLADOLID QUITOISACA JUAN DIEGO

Correo electrónico: jvalladolid@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRONICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2010

Sede: MATRIZ CUENCA

Trabajo de titulación: DISEÑO E IMPLEMENTACION DE UN DISPOSITIVO DE COMUNICACION ALTERNATIVA BASADO EN SPC SIMBOLOS PICTORICOS DE COMUNICACION.

MAGÍSTER EN CONTROL Y AUTOMATIZACIÓN INDUSTRIALES

Programa de Posgrado: MAESTRÍA EN CONTROL Y AUTOMATIZACIÓN INDUSTRIALES

Nivel de estudios: MAGISTER

Año de titulación: 2014

Sede: MATRIZ CUENCA

Trabajo de titulación: DISEÑO DE UN CONTROLADOR AUTOMÁTICO PARA UN BREAKER DE ESTADO SÓLIDO DC PARA BAJA TENSIÓN.