



Graduado de la Universidad Politécnica Salesiana
Fecha de Impresión: 24 April 2024

AVILA FLORES HERNAN SANTIAGO

Correo electrónico: havila@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2015

Sede: MATRIZ CUENCA

Trabajo de titulación: APLICACIÓN DE LAS TÉCNICAS DE AGRUPAMIENTO PARA LA DISTRIBUCIÓN CUASI-ÓPTIMA DE UNA RED HÍBRIDA WDM-TDM/PON EN CASCADA MULTINIVEL QUE DA SOPORTE A UNA SMART GRID O SMART CITY. URL:

<https://dspace.ups.edu.ec/handle/123456789/7736>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)