

CASTILLO CHAVEZ JAIRO GUSTAVO

Correo electrónico: jcastilloch@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRONICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2012

Sede: QUITO

Trabajo de titulación: "DISEÑO E IMPLEMENTACIÓN DE FILTROS DIGITALES MEDIANTE LA TARJETA DE DESARROLLO SPARTAN 3E DE XILINX PARA LOS LABORATORIOS DE PROCESAMIENTO DE SEÑALES DIGITALES DE LA CARRERA DE ELECTRÓNICA DE LA UNIVERSIDAD POLITÉCNICA SALESIANA". URL:

<https://dspace.ups.edu.ec/handle/123456789/3689>

Ver información en www.ups.edu.ec