

LAYEDRA CISNEROS JOSE LUIS

Título(s) obtenido(s):

INGENIERO EN ELECTRÓNICA CON MENCIÓN EN SISTEMAS INDUSTRIALES

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2014

Sede: GUAYAQUIL

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE UN BANCO DE PRUEBA DINÁMICO-DIDÁCTICO CON LAZOS DE CONTROL DE PRESIÓN Y PESO PARA EL LABORATORIO DE AUTOMATIZACIÓN DE LA UPS-G. URL: <https://dspace.ups.edu.ec/handle/123456789/6557>

Ver información en www.ups.edu.ec