



Graduado de la Universidad Politécnica Salesiana
Fecha de Impresión: 27 April 2024

ZURITA MARQUEZ DIANA ESTEFANIA

Correo electrónico: dzuritam1@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERA ELECTRÓNICA

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2019

Sede: QUITO

Trabajo de titulación: REDUCCIÓN DEL PAPR EN SEÑALES MULTIPORTADORAS GFDM MEDIANTE TÉCNICAS DE CLIPPING Y PEAK WINDOWING UTILIZANDO USRP'S COMO TRANSCEIVER.

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)