

## ECHEVERRÍA CHILLA JONATHAN ANDRÉS

Correo electrónico: [jecheverria@est.ups.edu.ec](mailto:jecheverria@est.ups.edu.ec)

Título(s) obtenido(s):

### **INGENIERO ELECTRÓNICO**

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2013

Sede: QUITO

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE UN MODULADOR Y UN DEMODULADOR SSK (SPACE SHIFT KEYING) PARA COMUNICACIÓN POR LUZ VISIBLE (VLC) UTILIZANDO LA FPGA (FIELD PROGRAMMABLE GATE ARRAY) CYCLONE III DE ALTERA. URL: <https://dspace.ups.edu.ec/handle/123456789/5367>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)