



Graduado de la Universidad Politécnica Salesiana
Fecha de Impresión: 26 April 2024

MORALES CUEVA BYRON ALEXANDER

Correo electrónico: bmorales@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2013

Sede: QUITO

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE UN MODULADOR Y DEMODULADOR
OOK PARA COMUNICACIÓN POR LUZ VISIBLE (VLC) UTILIZANDO LA TARJETA FPGA
CYCLONE III DE ALTERA. URL: <https://dspace.ups.edu.ec/handle/123456789/5368>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)