

PASTUÑA GUANOLUISA JORGE WLADIMIR

Correo electrónico: jpastuna@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2015

Sede: GUAYAQUIL

Trabajo de titulación: IMPLEMENTACIÓN DE UNA MÁQUINA DE PROTOTIPADO RÁPIDO DE MODELADO POR DEPOSICIÓN FUNDIDA DE BAJO COSTO BASADA EN EL PROYECTO REPLICANT RAPID PROTOTYPING (REPRAP) PARA EL LABORATORIO DE FABRICACIÓN DE LA UPS SEDE QUITO - CAMPUS SUR. URL:

<https://dspace.ups.edu.ec/handle/123456789/10183>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)