



Graduado de la Universidad Politécnica Salesiana
Fecha de Impresión: 27 April 2024

LOPEZ ORTEGA JORGE LUIS

Correo electrónico: jlopezor@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2019

Sede: GUAYAQUIL

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE UN SISTEMA DOMÓTICO
ININTERRUMPIDO CON ILUMINACIÓN, SISTEMA DE VIGILANCIA Y AUTOMATIZACIÓN DE
PORTONES DE INGRESO UTILIZANDO CONTROL PID Y LABVIEW. URL:

<https://dspace.ups.edu.ec/handle/123456789/17070>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)