

PALACIOS DIAZ LUIS ALBERTO

Correo electrónico: lpalaciosd@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2016

Sede: QUITO

Trabajo de titulación: DISEÑO Y DESARROLLO DE UN INHIBIDOR DE SEÑAL CELULAR
PARA TECNOLOGÍA LTE/4G EN EL RANGO DE LOS 1900 MHZ. URL:

<https://dspace.ups.edu.ec/handle/123456789/13354>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)