



Graduado de la Universidad Politécnica Salesiana
Fecha de Impresión: 25 April 2024

JARRIN OCHOA DIEGO ANDRES

Correo electrónico: djarrin@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2016

Sede: QUITO

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE FILTROS DIGITALES FIR E IIR
UTILIZANDO EL MICROCONTROLADOR XMEGA DE ATMEL PARA EL TRATAMIENTO DE
SEÑALES DE AUDIO.

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)