

Sede QUITO  
Campus SUR  
Carrera INGENIERÍA ELECTRÓNICA  
Modalidad de la PRESENCIAL  
Período Académico 2024 - 2024 (64)  
Proyecto INGENIERIA ELECTRONICA - PROPUESTA UNIFICADA 10-01-2006 - MENCIÓN SISTEMAS INDUSTRIALES  
Nivel 10  
Jornada DIURNA

	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SÁBADO
07:00 - 08:00	ELECTIVA III Tipo: Especifica Grupo 1 Aula 32 Bloque A	ELECTIVA III Tipo: Especifica Grupo 1 Aula 32 Bloque A	TEORIA DEL DISEÑO (S I) Tipo: Especifica Grupo 1 Aula 28 Bloque A			
08:00 - 09:00	ELECTIVA III Tipo: Especifica Grupo 1 Aula 32 Bloque A	ELECTIVA III Tipo: Especifica Grupo 1 Aula 32 Bloque A	TEORIA DEL DISEÑO (S I) Tipo: Especifica Grupo 1 Aula 28 Bloque A			
09:00 - 10:00		CIRCUITOS ELECTRICOS INDUSTRIALES (S I) Tipo: Especifica Grupo 1 Aula 29 Bloque A	TEORIA DEL DISEÑO (S I) Tipo: Especifica Grupo 1 Laboratorio De Automatización		CIRCUITOS ELECTRICOS INDUSTRIALES (S I) Tipo: Especifica Grupo 1 Aula 29 Bloque A	
10:00 - 11:00		CIRCUITOS ELECTRICOS INDUSTRIALES (S I) Tipo: Especifica Grupo 1 Aula 29 Bloque A	TEORIA DEL DISEÑO (S I) Tipo: Especifica Grupo 1 Laboratorio De Automatización		CIRCUITOS ELECTRICOS INDUSTRIALES (S I) Tipo: Especifica Grupo 1 Aula 29 Bloque A	